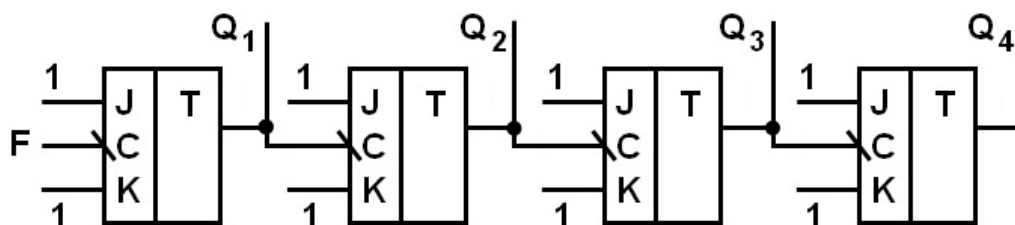


Дисциплина: Вычислительная техника
Инвариантная часть тестового задания

Вопросы на выбор варианта ответа

1. В какой системе счисления нельзя записать 125:
А. Десятичной
Б. Восьмиричной
В. Шестиричной
Г. Пятиричной
2. Сколько единиц в десятичной системе означает запись в двоичной системе $1 \cdot 10^{10} + 0 \cdot 10^1 + 1 \cdot 10^0$:
А. Три
Б. Четыре
В. Пять
Г. Шесть
3. Укажите запись в двоичной системе счисления десятичного числа 21_{10} :
А. 102
Б. 10101
В. 10010
Г. 100110
4. Укажите результат сложения двоичных чисел 1001 и 11001.
А. 11111
Б. 100010
В. 10101
Г. 10010
5. Найдите дополнительный код двоичного числа 0111
А. 1000
Б. 0111
В. 1001
Г. 1010
6. Что называется процессором?
А. Устройство управления, объединенное с арифметико-логическим устройством
Б. ОЗУ, объединенное с ВЗУ
В. Несколько объединенных блоков ЭВМ
Г. Устройство управления, объединенное с устройствами ввода вывода
7. Какая информация поступает: а) из УУ в ОЗУ; б) из ОЗУ в УУ
А. а), б) Команда
Б. а) Адрес команды; б) никакая
В. а), б) Адрес команды
Г. а) Адрес команды; б) команда
8. Для чего служит признак результата?
А. Для формирования следующей команды
Б. Для формирования адреса следующей команды
В. Для записи чисел в ОЗУ

- Г. Для записи результата в ВЗУ
9. Какую операцию выполняет схема ИЛИ?
- А. Логическое умножение
 Б. Конъюнкция
 В. Дизъюнкция
 Г. Сложение по модулю 2
10. Чем отличается динамический триггер от статического?
- А. Количеством состояний
 Б. Наличием режима регенерации
 В. Моментом срабатывания в присутствии импульса синхронизации
 Г. Полярностью запускающего импульса
11. Какой триггер называется универсальным?
- А. RS-триггер
 Б. JK-триггер
 В. D-триггер
 Г. T-триггер
12. Что произойдет с выходом Q3 при поступлении на счетный вход пятого импульса



- А. Из состояния «0» перейдет в состояние «1»
 Б. Из состояния «1» перейдет в состояние «0»
 В. Останется в состоянии «0»
 Г. Останется в состоянии «1»
13. Счетчик находится в состоянии 1011. Сколько триггеров сработает (изменит свое состояние) при поступлении следующего импульса?
- А. Один
 Б. Два
 В. Три
 Г. Четыре
14. Какие операции может выполнить регистр?
- А. Выдать число в прямом и обратном кодах
 Б. Сдвинуть разряды числа влево и вправо
 В. Преобразовать параллельный код в последовательный и обратно
 Г. Все перечисленное
15. Какой параметр определяет максимальное количество слов, которые могут одновременно храниться в ОЗУ?
- А. Частота генератора тактовых импульсов
 Б. Разрядность шины адреса
 В. Скорость передачи системной шины FSB
 Г. Разрядность шины данных
16. Схема какого логического элемента лежит в основе построения цифрового компаратора
- А. И-НЕ
 Б. ИЛИ-НЕ

- В. НЕ
 - Г. ИЛИ-исключающее
17. Сколько выходов у шифратора, имеющего десять входов?
- А. Четыре
 - Б. Три
 - В. Два
 - Г. Пять
18. На вход дешифратора поступило двоичное число 10011, на каком выходе появится сигнал
- А. На одиннадцатом
 - Б. На двадцатом
 - В. На девятнадцатом
 - Г. Это зависит от кода числа
19. Для чего необходима иерархическая структура построения памяти?
- А. Для упрощения модернизации
 - Б. Для упрощения схемной реализации
 - В. Для увеличения объема
 - Г. Для выравнивания быстродействия памяти и процессора
20. Можно ли действие деления чисел заменить сложением?
- А. Нельзя
 - Б. Можно, если складывать сдвинутые вправо разряды
 - В. Можно, если складывать сдвинутые разряды в дополнительном коде
 - Г. Можно, если складывать сдвинутые влево разряды